

Multicore-Debug für TriCore/AURIX™ mit Lauterbach TRACE32 - Live-Online-Training

Ziele - Ihr Nutzen

Dieses Training richtet sich an Neueinsteiger in die Thematik des Debuggens mit der TRACE32-Toolkette von Lauterbach sowie an Nutzer, die ihren Wissensstand z.B. hinsichtlich Multicore-Zielplattformen erweitern wollen. Generische und AURIX™-spezifische Features werden erklärt und demonstriert sowie in Zusammenhang mit der Lauterbach-Skriptsprache Practice gebracht. Vom Erstellen fundamentaler Konfigurationsskripts über alle klassischen Debug-Methoden bis hin zu fortschrittlicheren Techniken, wie Automatisierung über Python und Betriebssystem-basiertes Debuggen, erweitern und vertiefen die Teilnehmer ihr Wissen. Sie arbeiten an voll funktionsfähigen Zielplattformen, um das Gelernte sofort anwenden und nachvollziehen zu können.

Teilnehmer

Hardware- und Software-Entwickler, Testingenieure, Verifikationsingenieure, Applikationsingenieure, Integratoren

Voraussetzungen

Basiskenntnisse der AURIX™ Mikrocontroller-Architektur.

Live Online Training

16.07. – 16.07.2026 700,00 € 1 Tage

* Preis je Teilnehmer, in Euro zzgl. USt.

Anmeldecode: L-T32-BAS

Präsenz-Training - Deutsch

Termin	Dauer
26.03. – 26.03.2026	1 Tag

Live-Online - Englisch

Termin	Dauer
16.07. – 16.07.2026	1 Tag

Präsenz-Training - Englisch

Termin	Dauer
26.03. – 26.03.2026	1 Tag

Multicore-Debug für TriCore/AURIX™ mit Lauterbach TRACE32 - Live-Online-Training

Inhalt

AURIX™ Debug Basics

T32 Intro

Practice: Scripting Language Aspects

Startup Scripts - Multicore (SMP, AMP)

"Housekeeping" Features

System Command Group

Special AURIX™ Features

Views (Registers, Peripherals, Memory, Variables, Code)

Call Stack

Breakpoints

Symbol Database

Source Path Adjustments

Basic Measurements (RunTime, Benchmark Counters, CLOCK)

Unit Test

Automation with Python

OS Awareness