

Tracen und Multicore Debugging für TriCore/AURIX™ (MCDS) mit der PLS Universal Debug Engine UDE - Live-Online-Training

Ziele - Ihr Nutzen

Sie können die PLS UDE zielsicher für das Debuggen und Tracen eines AURIX™ Multicore-Systems nutzen. Dies umfasst alle Basismethoden (z.B. Breakpoints, Run Control, Watch, Registers, Peripherals, Memory etc.), aber auch erweiterte Funktionen, wie verschiedene Methoden der Laufzeitmessung oder Analyse der Code-Abdeckung, sowie hardware-basierte (MCDS) Trace-Aufzeichnungen und deren Auswertung.

IHRE VORTEILE:

Wir arbeiten an realen Übungssystemen. Der Trainingsleiter demonstriert exemplarisch auf einem System die verschiedenen Features, während die Teilnehmer das Gelernte sofort auf ihren Übungssystemen nachstellen und ausprobieren können.

Teilnehmer

Hardware- und Software-Entwickler, Test Manager, Testingenieure

Voraussetzungen

Basiskenntnisse der AURIX™ Mikrocontroller-Architektur

Live Online Training

14.07. – 14.07.2026 700,00 € 1 Tage

* Preis je Teilnehmer, in Euro zzgl. USt.

Anmeldecode: L-MCDSPLS

Präsenz-Training - Deutsch

Termin	Dauer
27.10. – 27.10.2026	1 Tag

Live-Online - Englisch

Termin	Dauer
14.07. – 14.07.2026	1 Tag

Präsenz-Training - Englisch

Dauer
1 Tag

Tracen und Multicore Debugging für TriCore/AURIX™ (MCDS) mit der PLS Universal Debug Engine UDE - Live-Online-Training

Inhalt

Tool-Architektur

Betrachten und Ändern von Registern

Das Watch-Fenster (Variablen)

Expressions

Locals und Call Stack

Speicherinhalte

Grafische Darstellungen

Run Control

Laufzeitmessung

Profiling

Multicore-Debugging (Load, Run, Break, Cache, MPU)

Überblick Automation (z.B. Python)

Trace-Aufzeichnungen

Konfiguration (Compact, Advanced)

Profiling Trace-basierend

Data Trace

Code Coverage

Execution Sequences

Call Graph

GTM Debug/Trace

Peripheral Trace

HINWEIS: Die Kursunterlagen sind auf Englisch